

# アルテラ製品セミナー 開催のお知らせ



アルテラのFPGA は、革新的なテクノロジーと消費電力を考慮した設計手法、並びに設計・生産性に優れた開発環境等を提供し続け、国内売り上げNo.1 のFPGA ベンダーとして、皆様からご採用頂いております。今回のセミナーでは最新のアルテラFPGA/CPLD 製品をご紹介する共に、様々なアプリケーションで活用頂けるキー・テクノロジーを、国内販売代理店である株式会社エルセナより、ご紹介させていただきます。

**2009年11月6日 金曜日 13:00-16:50**

会場 : 長野県工業技術総合センター 情報技術部門  
(松本市野溝西1-7-7)

受講料: 無料

対象 : アルテラ、もしくは他社のFPGAを使って設計開発をされている方、またはご興味のある方

## アルテラFPGA・CPLD 最新製品

- 40nm プロセスを採用した高機能なStratix® IV や、低コストをターゲットにしたCyclone® III、低消費電力かつ高機能なMAX® II 等、アルテラの最新ラインナップと特長をご紹介します。

## 開発ツール Quartus II の概要

- 最高のパフォーマンスと設計生産性を実現する、開発ソフトウェア Quartus® II をご紹介致します。開発する上で意外と知られていない便利な機能も併せてご説明致します。

## ソフト・ウェアCPU Nios II

- Nios® II は世界で最も支持を得ているエンベデッド・プロセッサです。製品の迅速な市場投入を図りながら、かつ製品寿命の維持と陳腐化を防止する機能、コスト、性能の組み合わせを提供するNios II の紹介を致します。

## 外部メモリー・コントローラ

- DDR SDRAM をはじめとした高速メモリーをFPGA でコントロールする際に、アルテラの新しいセルフ・キャリブレーション ALTMEMPHY はプロセス特性による影響を除去し、電圧と温度の変動を補償します。

## 低消費電力化ソリューション

- Quartus II では消費電力を低減する設計が可能です。さらに、アルテラはデバイスレベルでも低消費電力化を実現する機能が搭載されてます。

## コンフィグレーション・ソリューション

- FPGA を使用する際には、外部にコンフィグレーション ROM が必要となります。コンフィグレーションの仕組みと最新の便利なソリューションをご紹介します。

## セミナータイムテーブル

- 12:30-13:00 : 受付
- 13:00-13:05 : ご挨拶
- 13:05-13:50 : **アルテラ FPGA・CPLD 最新製品**
- 13:50-14:20 : **開発ツール Quartus II の概要**
- 14:20-15:00 : **ソフトウェアCPU Nios II の特徴**
- 15:00-15:10 : 休憩
- 15:10-15:40 : **外部メモリー・コントローラ**
- 15:40-16:10 : **低消費電力化ソリューション**
- 16:10-16:40 : **コンフィグレーション・ソリューション**
- 16:40-16:50 : まとめ

**ELSENA**